

Ultra-cold atomic source on chip for on-board applications



Romain Calviac^{1,2}, Antoine Monmayrant², Olivier Gauthier-Lafaye², Baptiste Allard¹, Alexandre Gauguet¹ ¹LCAR Laboratoire Collisions Agrégats et Réactivité UMR 5589, Université Toulouse III Paul Sabatier ;²LAAS-CNRS Laboratoire d'analyse et d'architecture des systèmes, CNRS, 7 Avenue du Colonel Roche, 31400 Toulouse, France

